



## پانزدهمین کنفرانس بین المللی برای SISTEM قدرت ۱۵th. International Power System Conference

PSC

98-F-TDL-491

طراحی کنترل کننده فازی برای TCSC جهت بهبود پایداری گذرای سیستم قدرت

دکتر حسن رستگار

مهندس علی اصغر قدیمی

دانشگاه صنعتی امیرکبیر-دانشکده مهندسی برق

تهران- خیابان حافظ-تلفن ۰۶۱۳۹۴۷۰- فاکس ۰۶۴۰۶۴۶۹

Email : [Rastegar@cic.aku.ac.ir](mailto:Rastegar@cic.aku.ac.ir)

کلمات کلیدی: FACTS، خازن سری کنترل شده با تایریستور، پایداری گذرا، کنترل کننده فازی

در این مقاله کاربرد یک TCSC کنترل

شده با منطق فازی جهت بهبود حالت گذرای سیستم قدرت مورد توجه قرار می‌گیرد. در کنترل کننده فازی ارائه شده، تغییرات سرعت زنرانتور نسبت به سرعت سنتکرون و شتاب آن بعنوان ورودی‌های کنترل کننده انتخاب شده‌اند و خروجی کنترل کننده بر روی راکتانس TCSC اثر گذاشته و با تغییر امپدانس سری ساعت کنترل سیستم به نحو مطلوب می‌شود. نتایج شبیه‌سازی بر روی یک سیستم قدرت نمونه نشان می‌دهد که کنترل کننده فازی مورد استفاده برای بهبود حالت گذرای سیستم مذکور بسیار مؤثر بوده و نسبت به

از رفع خط [1] در سیستم مقام می‌باشد.

در سالهای اخیر پیشرفت‌های بدمت آمده در نکنکلوژی الکترونیک قدرت، ساعت تحقق سیستمهای انتقال AC انعطاف پذیر با FACTS (Flexible AC Transmision System) شده است. خازن سری کنترل شده با تایریستور، (Thyristor Controlled Series Capacitor) می‌باشد که دارای تیز یکی از ادوات FACTS می‌باشد. می‌باشد که دارای مزایای زیادی نسبت به جبران‌سازهای مررسوم سری از جمله توانایی بهبود پایداری گذرا، از بین پردازنده SSR، میراسازی نوسانات توان، رفع خطوط و ... می‌باشد. [1]

(First Swing)، گشناور شتاب دهنده باعث خارج شدن ژنراتور از حالت سنتکرونیزم شود و دیگری اینکه علیرغم بازگشت سیستم بعد از نوسان اول، بعلت نبودن میرایی کافی، سیستم پس از چند نوسان از حالت سنتکرون خارج شود. تا برایین هر کنترل کننده‌ای که برای بهبود حالت گذرا طراحی می‌شود باید بتواند علاوه بر بهبود پایداری در نوسان اول، میراسازی نوسانات را نیز انجام دهد. تاکنون استراتژی‌های کنترلی مختلفی از جمله PID، کنترل Bang-Bang، کنترل بهینه خطی (Linear Optimal Control)، و... برای این امر طراحی شده‌اند. امروزه کنترل کننده‌های فازی (Fuzzy Logic Controllers) FLC با مناسبی جهت کنترل سیستمهای غیر خطی مطرح شده‌اند و حایگرین مناسبی برای روشهای کلاسیک کنترل قلمداد می‌شوند. مزیت اصلی FLC آن است که استراتژی کنترل، توسط یک سری قوانین که رفتار کنترل کننده را با استفاده از عبارات کلامی توصیف می‌کند، تبیین می‌گردد [4]. توسعه و تکامل FLC نیز آسان و بکارگیری آن ساده می‌باشد. کنترل فازی در کاربردهای صنعتی غیر خطی زیادی با موفقیت بکار گرفته شده است [2]. در این مقاله یک کنترل کننده فازی برای TCSC طراحی شده است و اثر آن در بهبود حالت گذرا یک سیستم نمونه بررسی و شبیه‌سازی شده است.

## ۲- مشخصات TCSC

ساختمنان یک TCSC شامل ترکیب موازی یک خازن ثابت و یک راکتور کنترل شده با تایristor (Thyristor Controlled Reactor).

در خطوط انتقال طویل مسئله پایداری مانع از بهره برداری بهینه از ظرفیت آنها می‌شود [4]. در یک خط انتقال حداقل توان قابل انتقال معمولاً با امپدانس سری خط محدود می‌شود. استفاده از جبران‌سازی با خازن سری باعث کاهش طول الکتریکی خط و در نتیجه افزایش قابلیت انتقال توان در خط می‌شود. جبران‌سازهای سری مرسوم شامل خازنهای ثابت یا با کلیدهای مکانیکی بودند. مشکل عمده این نوع جبران‌سازی با خازن ثابت SSR (SubSynchronous Resonance) بود که دو بار در سالهای ۱۹۷۰ و ۱۹۷۱ باعث شکسته شدن محور ژنراتور یک نیروگاه در آمریکا شد. با ظهور جبران‌سازهای سری کنترل شده با عناصر الکترونیک قادر این مشکل برطرف شد. از طرفی با توجه به سرعت این عناصر، کاربرد آنها در بهبود حالتهای گذرا و دینامیکی سیستم علاوه بر استفاده در حالت مانا مورد توجه قرار گرفت.

همانطور که می‌دانیم یک ژنراتور در حالت ماندگار، بصورت همزمان با بقیه ژنراتورهای شبکه کار می‌کند و توان الکتریکی خروجی و توان مکانیکی ورودی آن در حال تعادل می‌باشد. پرور خطا در سیستم قادر است باعث برهم زدن تعادل توان می‌شود و این عدم تعادل توان باعث رانده شدن ژنراتور از حالت سنتکرون به طرف ناپایداری می‌شود و ممکن است منجر به از دست رفتن حالت سنتکرونیزم (Synchronism) شود.

از دست رفتن سنتکرونیزم معمولاً به دو دلیل اتفاق می‌افتد: یکی اینکه در نوسان اول زاویه نوازن

جريان، می‌توان نشان داد که سوسيپتانس TCR از رابطه زیر بدست می‌آید:

$$B_L(\sigma) = \frac{\sigma - \sin \sigma}{\pi X_L} \quad (1)$$

در اینجا  $\sigma$  زاویه هدایت تایریستورها و  $X_L$  راکتانس سلف در فرکانس موج ولتاژ اعمال شده می‌باشد. راکتانس معادل حاصل از موازی شدن  $(B_L(\sigma))$  با خازن جبران‌ساز سری برابر است با:

$$X_{eqTCSC} = \frac{\pi X_L X_C}{\pi X_L - (\sigma - \sin \sigma) X_C} \quad (2)$$

برای داشتن تغییرات پیوسته راکتانس جبران‌سازی، از ترکیب سری دو یا چند بانک TCSC استفاده می‌کنیم. به کمک TCSC چندتایی می‌توان راکتانس معادل را بطور پیوسته بین دو حد (ماکریم خازنی و سلفی) تغییر داد [3].

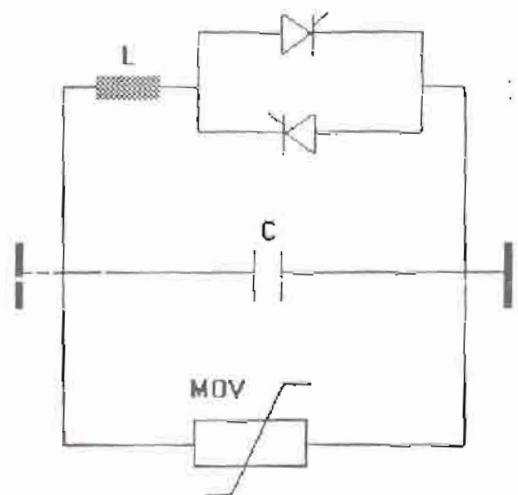
**۳- سیستم مورد مطالعه**  
شکل (۲) یک سیستم تک ماشینه-شین بونهایت شامل TCSC را که در این مقاله مورد مطالعه قرار گرفته است، نشان می‌دهد. TCSC در پست خروجی نیروگاه نصب شده و با یک خازن متغیر نمایش داده شده است. معادلات حاکم بر این سیستم برای بررسی حالت گذرا به شرح زیر است:

$$\frac{d\delta}{dt} = \omega_0 \Delta \omega \quad (1)$$

$$\frac{d\Delta \omega_r}{dt} = \frac{1}{2H} (T_m - T_e - K_n \Delta \omega_r) \quad (2)$$

که در اینجا  $\delta$  زاویه روتور ژنراتور،  $\Delta \omega_r$  انحراف سرعت روتور نسبت به سرعت سنتکردن،  $H$  ثابت لحتی ژنراتور،  $T_m$  گشتاور

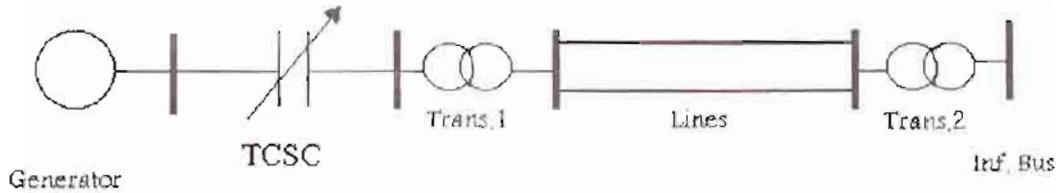
می‌باشد که بصورت سری با خط انتقال قرار می‌گیرد (شکل (۱)). این ترکیب امکان کنترل امپدانس سری خط در رنج وسیعی را می‌دهد.



شکل (۱): ساختمان یک TCSC

بانکهای خازنی در هر فاز بر روی یک صفحه قرار داده می‌شوند تا ایزولامیون آن با زمین مطمئن باشد. شیرها (valves) شامل یک رشته از کلیدهای سری در قدرت بالا می‌باشد. سلف بکار برده شده از نوع هسته هوایی می‌باشد. برای جلوگیری از اضافه ولتاژ در حالت گذرا یک وریستور اکسید فلزی (Metal-Oxide Varistor) (MOV) بر روی خازن نصب می‌شود.

با تغییر زاویه هدایت تایریستورها، نسبت ولتاژ به جریان هارمونیک اول سلف یعنی راکتانس مؤثر آن تغییر کرده و راکتانس حاصل از موازی شدن آن با خازن ثابت همانند یک خازن متغیر عمل خواهد کرد پا در نظر گرفتن هارمونیک اول



شکل (۲) سیستم تک ماتینه- نیس می نهادت مورد مطالعه

ورودی FLC را که توسط ضرائب بهره ورودی تنظیم شده اند، به مقادیر فازی تبدیل می کنند. موتور محرك منطق فازی با استفاده از قوانین فازی موجود، عملکرد کنترلی مناسب را استخراج می کند. سپس سیگنال کنترلی فازی توسط واحد غیر فازی کننده به مقداری صریح جهت اعمال به سیستم تبدیل می شود. [۴]

برای طراحی کنترل کننده فازی مورد نظر باید مراحل زیر را انجام دهیم:

#### ۱-۴) نیعنی اهداف کنترل:

در اینجا هدف ما از کنترل TCSC بهبود حالت گذرا و جلوگیری از ناپایداری ژنراتور می باشد.

#### ۲-۴) انتخاب ورودیهای کنترل کننده:

در کنترل کننده های کلاسیک TCSC با فیدبک گیری از سرعت ژنراتور، زاویه توان، توان انتقالی یا پارامترهای دیگر و مقایسه با مرجع مناسب، با تغییر راکتانس TCSC عمل کنترل انجام می شود. در اینجا برای کنترل کننده فازی TCSC از سرعت ژنراتور که مهمترین پارامتر برای تشخیص پایداری است نموده برداری می کیم.

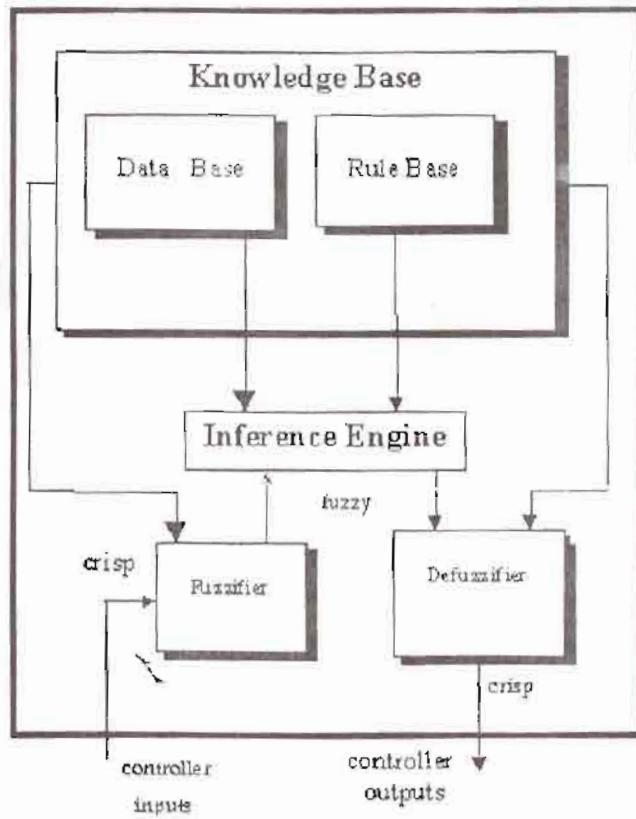
مکانیکی ورودی به ژنراتور، Te گشتاور الکتریکی خروجی از ژنراتور، KD ضریب میرانی و  $\omega_0 = 2\pi f_0$  میباشند. با در نظر گرفتن E' بعنوان ولتاژ داخلی ماشین در جالت گذرا و V بعنوان ولتاژ ماشین بی نهایت، توان الکتریکی خروجی ژنراتور به صورت زیر است:

$$P_e = \frac{E' V}{X_{eq} + Xeq_{TCSC}} \sin \delta \quad (5)$$

که Xeq راکتانس معادل خطوط انتقال و ترانسفورماتورها و Xeq<sub>TCSC</sub> راکتانس معادل TCSC می باشد که با توجه به استراتژی کنترلی مورد استفاده در حالتهای کاری مختلف سیستم بدست می آید. پارامترهای سیستم شبیه سازی شده در این مقاله در ضمیمه آورده شده است.

#### ۴- کنترل کننده فازی TCSC

ترکیب اصلی یک FLC استفاده شده در این مقاله می تواند با چهار جزء اصلی مانند شکل (۳) نمایش داده شود [۴]: واحد فازی کننده (Knowledge base)، پایگاه دانش (Fuzzifier)، موتور محرك (Inference engine) و واحد غیر فازی کننده (Defuzzifier). واحد فازی کننده با استفاده از توابع عضویت فرم ال، مقادیر صریح



شکل (۳) : دیاگرام شماتیک کنترل کننده فازی

#### ۴-۳) تعیین مجموعه عبارات متغیرهای ورودی و توابع عضویت:

با توجه به محدوده قابل تغییر متغیرهای ورودی، در اینجا برای سرعت و شتاب از پنج متغیر زبانی منفی بزرگ (NB)، منفی کوچک (NS)، صفر (ZE)، مثبت کوچک (PS) و مثبت بزرگ (PB) که هر یک معرف یک عدد فازی هستند استفاده کردہایم. توابع عضویت متغیرهای ورودی بصورت گوسی و تابع عضویت متغیر خروجی را بصورت مثلثی در نظر گرفتهایم.

در اولین کنترل کننده فازی ارائه شده، فقط از سرعت جهت بهبود عملکرد سیستم استفاده شد ولی در شبیه‌سازی مشاهده شد که عملکرد کلی سیستم بهبود بخوبیه منشود و لی زمان قرار سیستم زیاد است. بنابراین از سیگنال تغییرات سرعت نسبت به زمان (شتاب) نیز جهت تهیه سیگنال کنترلی و بهبود عملکرد سیستم استفاده نمودهایم (شکل (۴)).



شکل (۴) : دیاگرام شماتیک کنترل کننده فازی TCSC

این جدول بر این اساس کلی تشکیل شده است که با کم شدن سرعت ژنراتور از سرعت سنکرون، باید توان کثیفه شده از آن کم شود و بنابراین TCSC باید راکتانسی بصورت سلفی وارد مدار کند. و بر عکس در صورت زیاد شدن سرعت ژنراتور از سرعت سنکرون، باید با وارد کردن ظرفیت خازنی و کم کردن امپدانس سری، توان بیشتری از ژنراتور بکشیم تا سرعت آن افت کند.

#### ۴-۴) انتخاب روش غیرفازی کردن:

چون تعداد تقسیمات متغیرهای ورودی جهت کاهش قواعد کم در نظر گرفته شده است، باید از روشی استفاده کنیم که اریکتوختی کافی برخوردار باشد. در اینجا روش Centeroid بعنوان غیر فازی کننده استفاده شده است.

#### ۵- شبیه‌سازی

با توجه به توضیحات ارائه شده در قسمتهای قبل سیستم مطابق شکل (۵) و با شرایط زیر شبیه‌سازی شده است:

الف - در حالت‌های مختلف جبران‌سازی، مدار قدرت TCSC بعد از دریافت سیگنال فرمان بالترخهای مختلفی به مقدار حالت ماندگار خودش می‌رسد (حداقل ۱-۲ سیکل و حداکثر ۸-۱۰ سیکل [1]). بنابراین TCSC می‌تراند بعنوان یک المان پس‌فاز درجه یک در نظر گرفته شود که

ثابت زمانی آن  $T_{TCSC}$  می‌باشد. در اینجا  $T_{TCSC} = 20\text{ ms}$  در نظر گرفته شده است.  
ج- حد بالایی و پائینی جبران‌سازی به ترتیب ۷۵٪ (خارجی) و ۷۲۵٪ (محلی) می‌باشد.

#### ۴-۴) انتخاب فاکتور مقیاس (Scaling Factor)

در اینجا تمامی توابع عضویت در فاصله [۰-۱] نرمال‌سازی شده‌اند و فاکتورهای مقیاس مناسب با استفاده از شبیه‌سازی‌های مکرر برای داشتن بهترین پاسخ محاسبه شده‌اند.

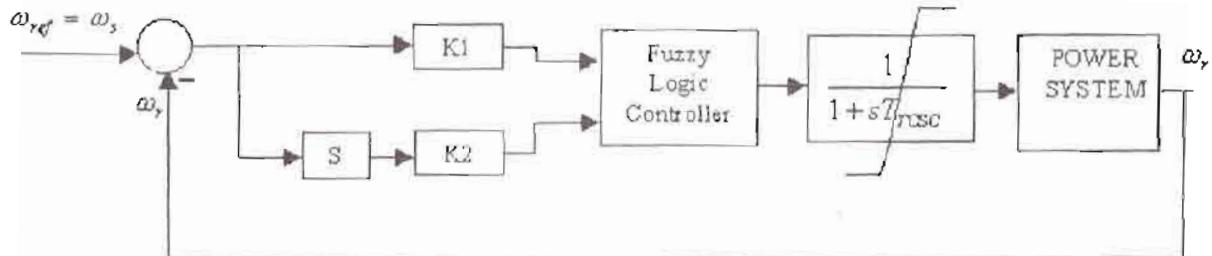
#### ۵- تعیین قواعد کنترلی و پایگاه قواعد:

در اینجا با داشتن پنجتابع عضویت برای ورودی‌ها، پایگاه قواعد دارای ۲۵ قاعدة کنترلی است. اگر تعداد عبارات و توابع عضویت بیشتر شوند دقت بهتر می‌شود. با شبیه‌سازی سیستم با ۷ عبارت و ۴۹ قاعدة تفاوت محسوسی با حالت ۵ عبارتی مشاهده نشد و برای اینکه زمان تصمیم گیری کمتر شود از همان کنترل کننده با ۵ عبارت در ورودی‌ها استفاده می‌کنیم.

قواعد کنترلی با استفاده از اطلاعات فیزیکی در مورد سیستم یا دانش فرد خبره بدست آیند. جدول (۱) قواعد کنترلی استفاده شده در مورد کنترل کننده TCSC را نشان می‌دهد.

متابه سرعت آزاد	NB	NS	ZE	PS	PB
NB	NB	NB	NB	NS	NS
NS	NB	NB	NS	NS	NS
ZE	NB	NS	ZE	PS	PB
PS	PS	PS	PS	PB	PB
PB	PS	PS	PB	PB	PB

جدول (۱): مجموعه قوانین کنترلی



شکل (۵) : بلوک دیاگرام شماتیک سیستم شبیه سازی شده

سیستم قدرت پیشنهاد شد. کنترل کننده فوق برای بدترین نوع خط اطراحی شده و سپس با شبیه سازی توانایی آن در سایر خطاهای مشاهده شد. نتایج شبیه سازی نشان می دهد که کنترل کننده فازی طراحی شده می تواند بطور مؤثر پایداری گذرا را بهبود بخشدیده و به سرعت نوسانات توان، سرعت و زاویه روتور را میرا سازد. در بیشتر مواقع رسیدن به مقدار نهایی بدون نوسان انجام می شود و مهمتر اینکه کنترل کننده نسبت به تغییر نوع و موقعیت خط مقاوم می باشد. مقایسه نتایج با نتایج مرجع [۵] نشان دهنده بهتر بودن کنترل کننده فازی نسبت به کنترل کننده کلاسیک می باشد.

#### ۶- مراجع

[1] : "FACTS- powerful systems for flexible power transmission" , "ABB Review 5/1999 PP 8-12

[2] : Xiaobo Tan ,Luyuan Tong,Naiyao Zhang ..."A Fuzzy Control Scheme for Thyristor Controlled Series Compensation in Transient of Power System". Power system Technology,1998,Vol.1,PP. 441-445

ج- مقادیر Scaling Factors برای بدترین نوع خط (روی شین ژنراتور) و جهت داشتن پاسخ مناسب تنظیم شده اند وجا دور شدن محل خط از ژنراتور وضعیت بهتر می شود. مقدار فاکتور تصحیح برای سرعت و شتاب به ترتیب ۲۹۰ و ۱۰ در نظر گرفته شده است.

د- خطاهای مختلف در سیستم رخ داده و به روشهای مختلف رفع می شود. نتایج شبیه سازی در حالتهای مختلف در شکل های (۶) تا (۹) آمده است. در شکل (۶) پاسخ سیستم به خطای اتصال کوتاه سه فاز در شین فرستنده در دو حالت سیستم بدون وجود TCSC (منحنی خط پین) و با وجود TCSC فازی(منحنی توپر) رسم شده است. دیده می شود که سیستم با وجود TCSC فازی بطور مناسبی پایدار میماند. خطاهای دیگری نیز شبیه سازی شده اند که در شکل های (۷) و (۸) و (۹) آمده است.

#### ۶- نتیجه گیری

در این مقاله یک کنترل کننده مبتنی بر منطق فازی برای TCSC جهت بهبود پایداری گذرا

[3] : Larsen E.V., Clarke K., Miske S.A., Urbanek J., "Characteristics and rating considerations of Thyristor Controlled Series Compensation", IEEE transaction on power delivery , Vol.9, No.2, April 1994, PP 992-1000

[4] حسن رستگار، مهرداد عابدی، محمد باقر منهاج، سید حمید فتحی "بهبود رفتار دینامیکی بارهای موتوری سنکرون به کمک جبران ساز توان راکتیو فازی" مجموعه مقالات ششمین کنفرانس مهندسی برق ایران، اردیبهشت ۷۷، تهران

[5] بهروز میرافضل، مهدی احسان، قدیر رادمان "بکار گیری جبران کننده سری کنترل شده با تریستور (TCSC) در بهبود پایداری گذرا" مجموعه مقالات ششمین کنفرانس مهندسی برق ایران، اردیبهشت ۷۷، تهران

ضمیمه :

بارامترهای سیستم شبیه سازی شده

- زنرатор :

$$S = 2250MVA, H = 5\text{ sec}, f = 60\text{ Hz}$$

$$\text{in pu} : X_d = 1.81, X_q = 1.76$$

$$X'_d = 0.3, X'_q = 0.65$$

$$X''_d = 0.23, X''_q = 0.25$$

$$X_t = 0.15, R_a = 0.003$$

$$T'_{dq} = 8\text{ sec}, T'_{q0} = 1\text{ sec}$$

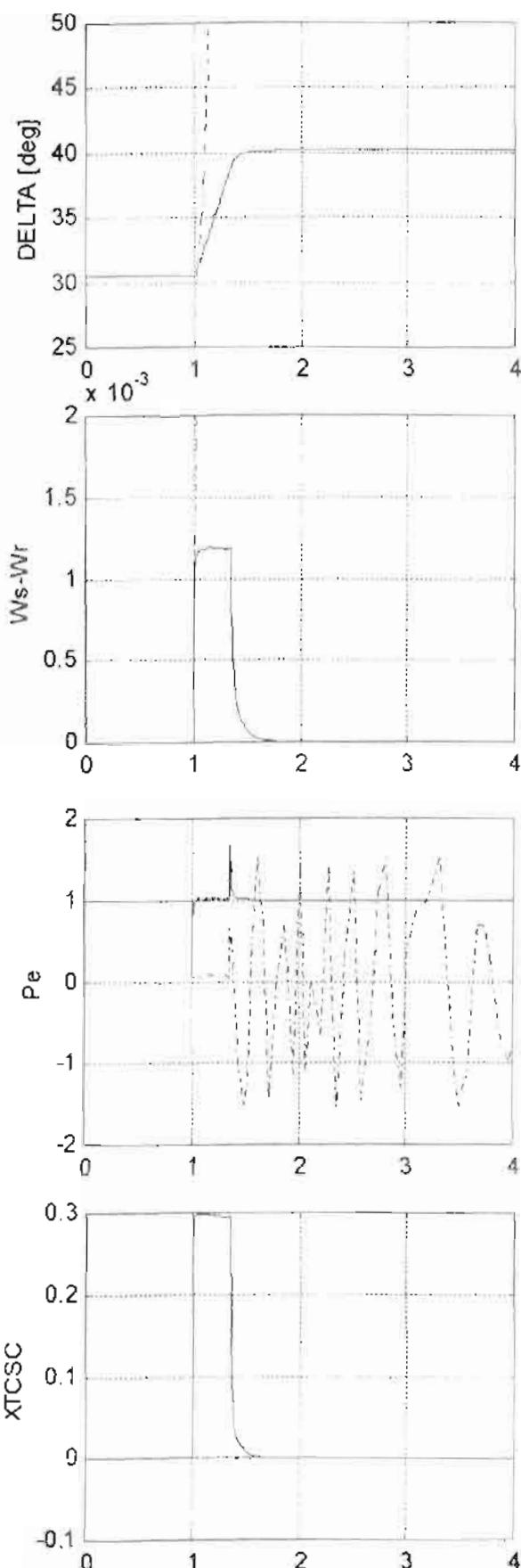
$$T''_{dq} = 0.03\text{ sec}, T''_{q0} = 0.07\text{ sec}$$

- خط انتقال :

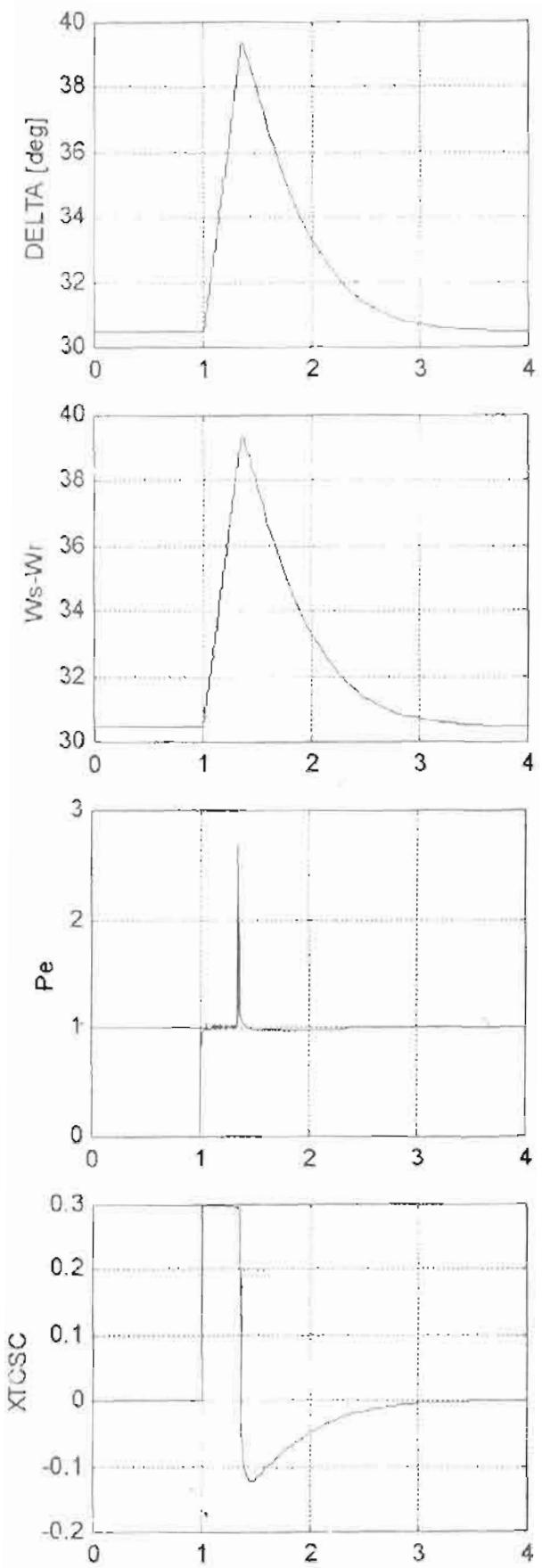
$$X = 0.3 \text{ pu}$$

- ترانسفورماتور :

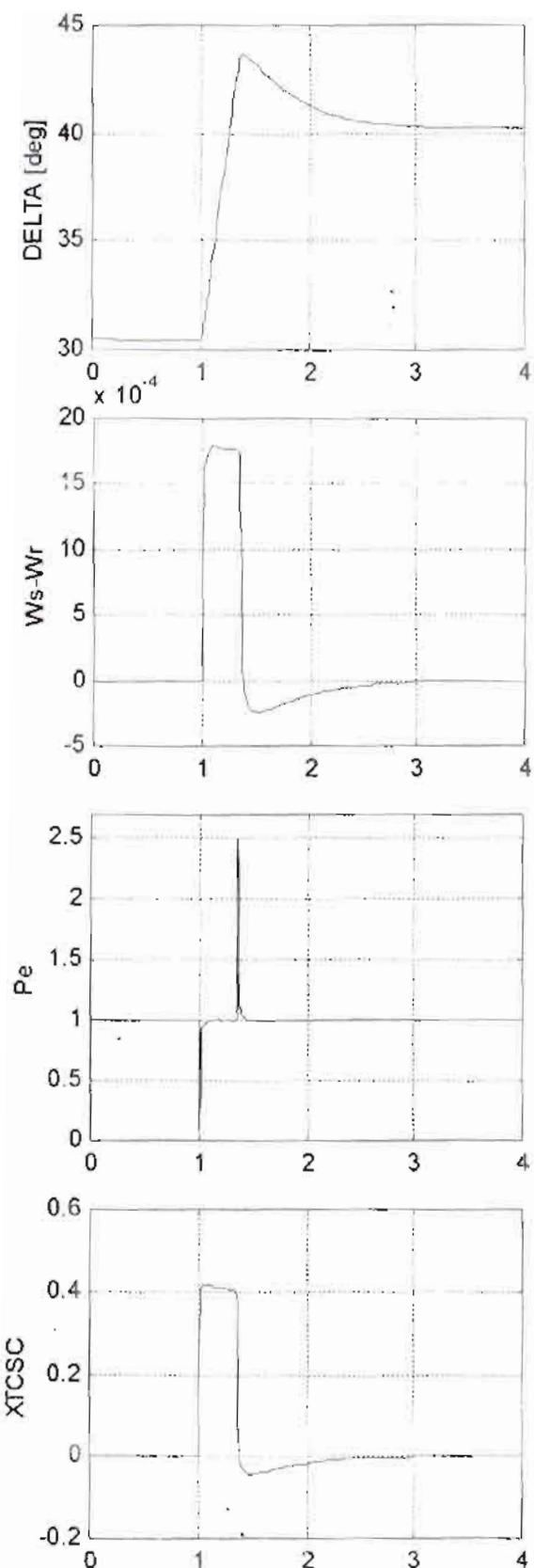
$$X_t = 0.1 \text{ pu}$$



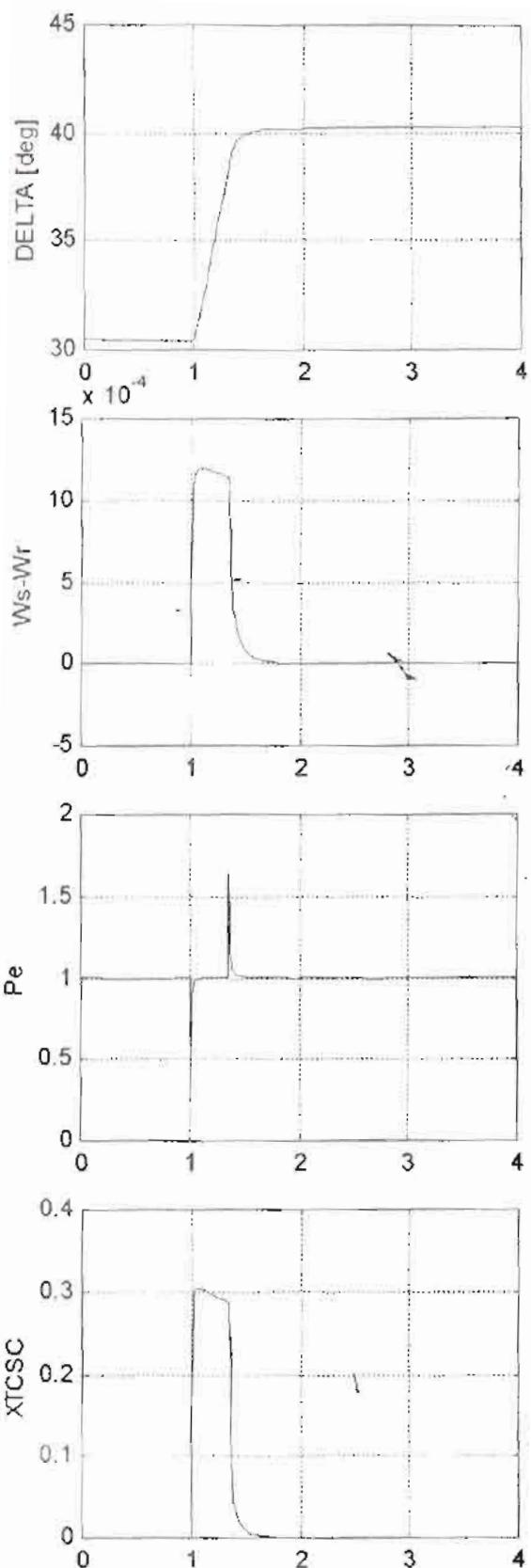
شکل (۶): اتصال کوتاه سه فاز در بخش فرستنده و رفع خطا پس از ۲۵۰ میلی ثانیه با باز شدن خط در دو حالت وجود و عدم وجود TCSC



شکل (۷): اتصال کوتاه سه فاز در بخش فرستنده و رفع خودخود خطا پس از ۳۵۰ میلی ثانیه



شکل (۸) : اتصال کوتاه سه فاز در بسیار کمترین ورفع خطا  
بس لد ۳۵۰ میلی ثانیه با پارشدن یکی از خطوط



شکل (۹) : خطای سه فاز در وسط یکی از خطوط و باز  
شدن خط پس از ۳۵۰ میلی ثانیه